

Cited reference 1 (Utility Model Laid-Open Publication No. H01-107055)

Attached drawings: FIGS. 1 to 4

[TITLE OF THE UTILITY MODEL] AUDIO AMPLIFIER

[SCOPE OF THE CLAIM FOR UTILITY MODEL]

An audio amplifier, comprising:

a selector circuit for selectively outputting audio signals respectively produced by audio sources;

a selector control circuit for controlling said selector circuit to allow said selector circuit to output one of said audio signals in response to operator's request;

an amplifier for amplifying said audio signal outputted by said selector circuit;

a mute circuit for outputting a mute signal having a signal level equal to zero to said amplifier in response to operator's request; and

a mute control circuit for controlling said mute circuit to have said mute circuit fail to output said mute signal to said amplifier before having said mute circuit output said mute signal to said amplifier during a predetermined start-up stage, and wherein

said selector control circuit is operative to have said selecting circuit to output said requested audio signal to said amplifier after having said selector circuit to fail to output said selected audio signal to said amplifier during said predetermined start-up stage.

FIG. 1

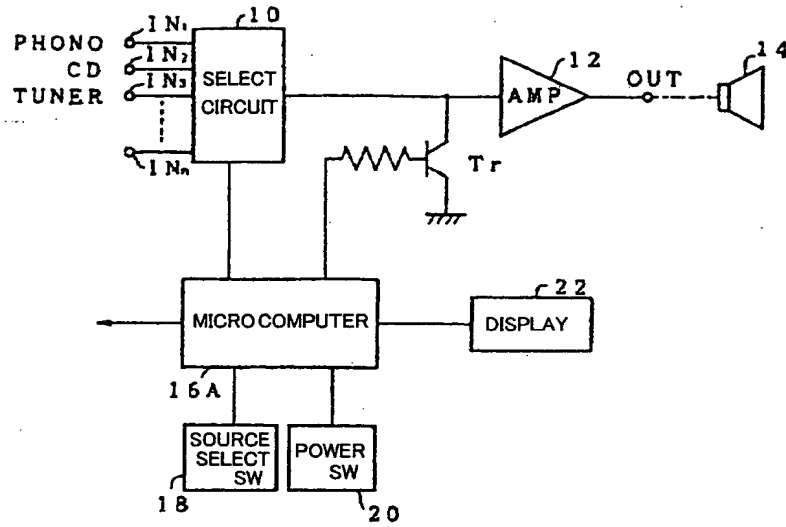


FIG. 2

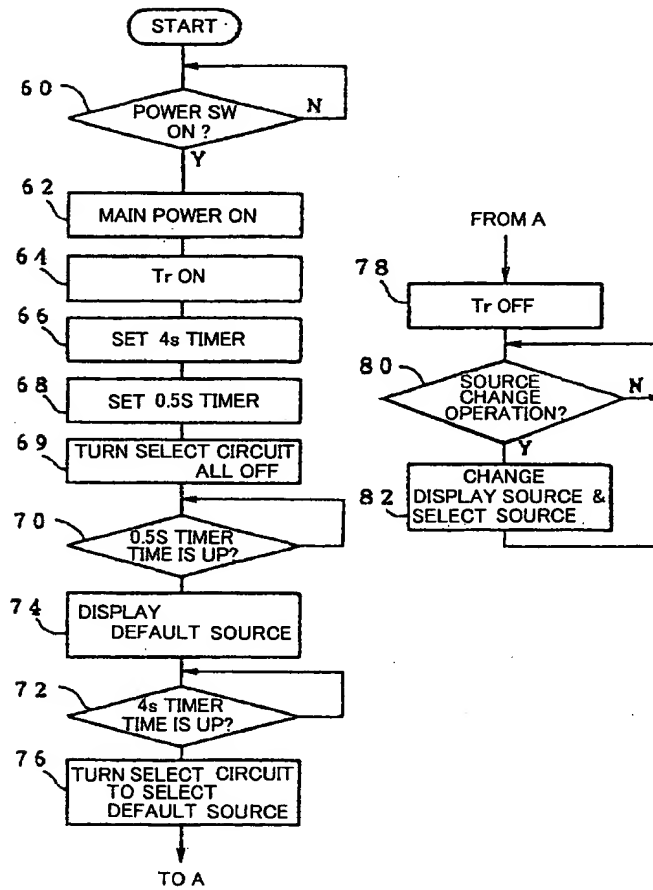


FIG. 3

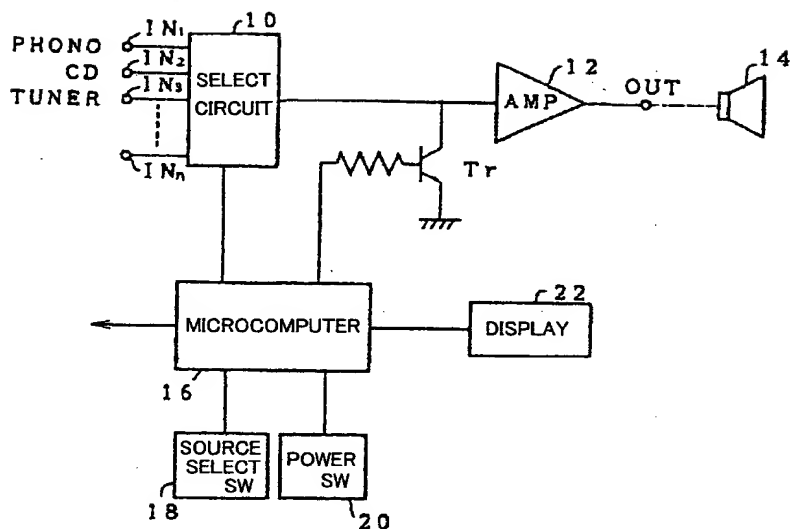
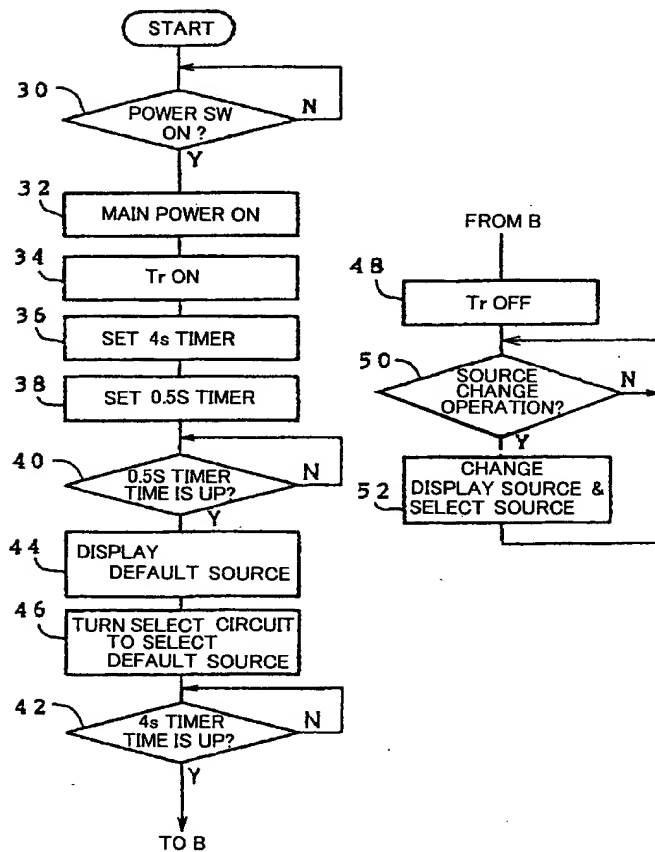


FIG. 4



⑫ 公開実用新案公報(U)

平1-107055

⑬ Int. Cl.

G 11 B 20/02
H 04 R 3/00

識別記号

1 0 1

庁内整理番号

B-7736-5D
Z-8524-5D

⑭ 公開 平成1年(1989)7月19日

審査請求 未請求 (全3頁)

⑮ 考案の名称 オーディオ増幅器

⑯ 実 願 昭62-200827

⑰ 出 願 昭62(1987)12月30日

⑱ 考 案 者 高 橋 康 彦

東京都渋谷区渋谷2丁目17番5号 株式会社ケンウッド内

⑲ 考 案 者 原 田 猛

東京都渋谷区渋谷2丁目17番5号 株式会社ケンウッド内

⑳ 出 願 人 株式会社ケンウッド

東京都渋谷区渋谷2丁目17番5号

㉑ 代 理 人 弁理士 坪内 康治

㉒ 実用新案登録請求の範囲

複数の入力ソースから1つを択一的に選択して出力するセレクト回路と、

このセレクト回路の制御を行い、ソースが指定されたときは、指定された1つの入力ソースを出力せしめるセレクト制御回路と、

前記セレクト回路の出力信号を増幅する増幅器と、

この増幅器の入力を必要に応じて零とするミュート回路と、

このミュート回路の制御を行い、電源オン後、ミュート回路を作動させて増幅器入力にミュートを掛けさせ、電源オンから所定時間経過後ミュート回路を不作動にしてミュートを解除させるミュート制御回路と、

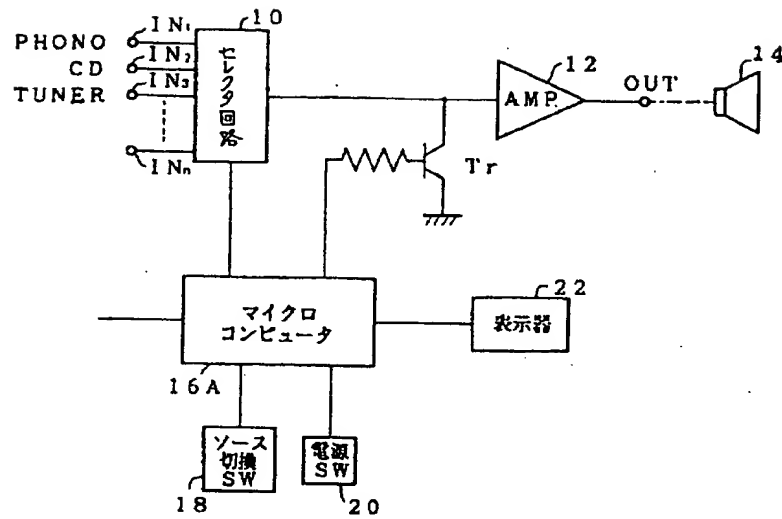
を備え、

前記セレクト制御回路は電源オンから前記所定時間経過するまで前記セレクト回路の出力をオープン状態に保たせ、電源オンから前記所定時間経過後、予め設定された或る1つの入力ソースをセレクト回路より出力させるようにしたことを特徴とするオーディオ増幅器。

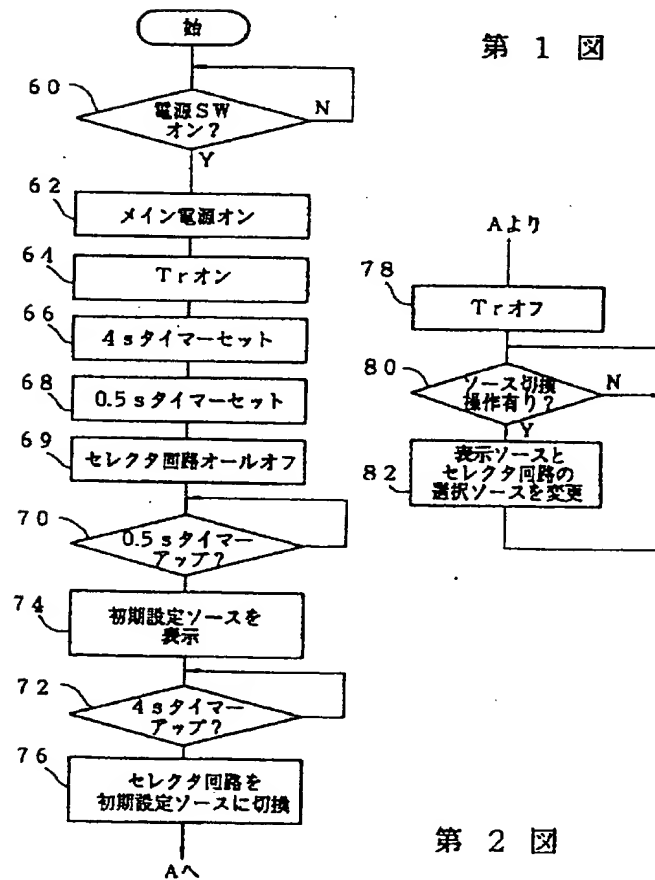
図面の簡単な説明

第1図はこの考案の一実施例に係るアンプの構成を示すブロック図、第2図は第1図中のマイクロコンピュータの動作を説明するフローチャート、第3図は従来のアンプの構成を示すブロック図、第4図は第3図中のマイクロコンピュータの動作を説明するフローチャートである。

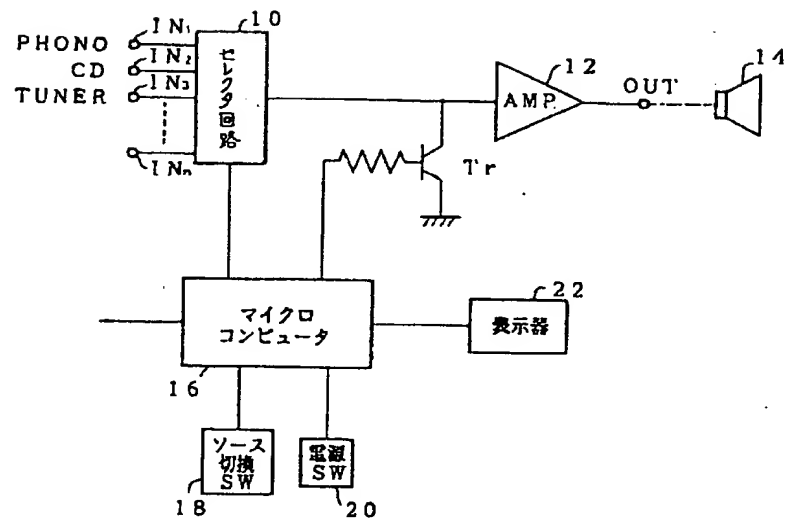
10:セレクト回路、12:増幅器、14:スピーカ、16A:マイクロコンピュータ、Tr:トランジスタ。



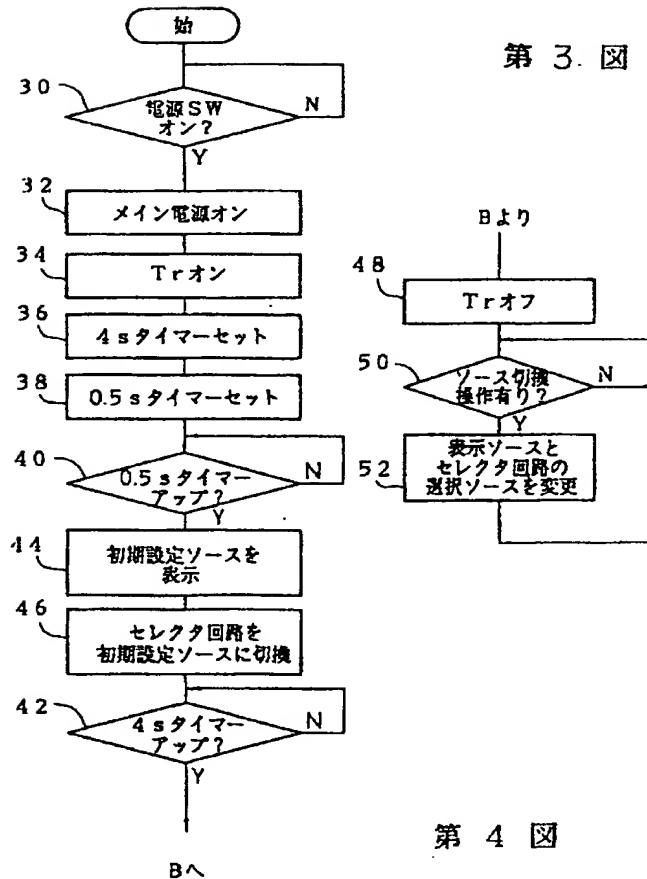
第 1 図



第 2 図



第 3 図



第 4 図